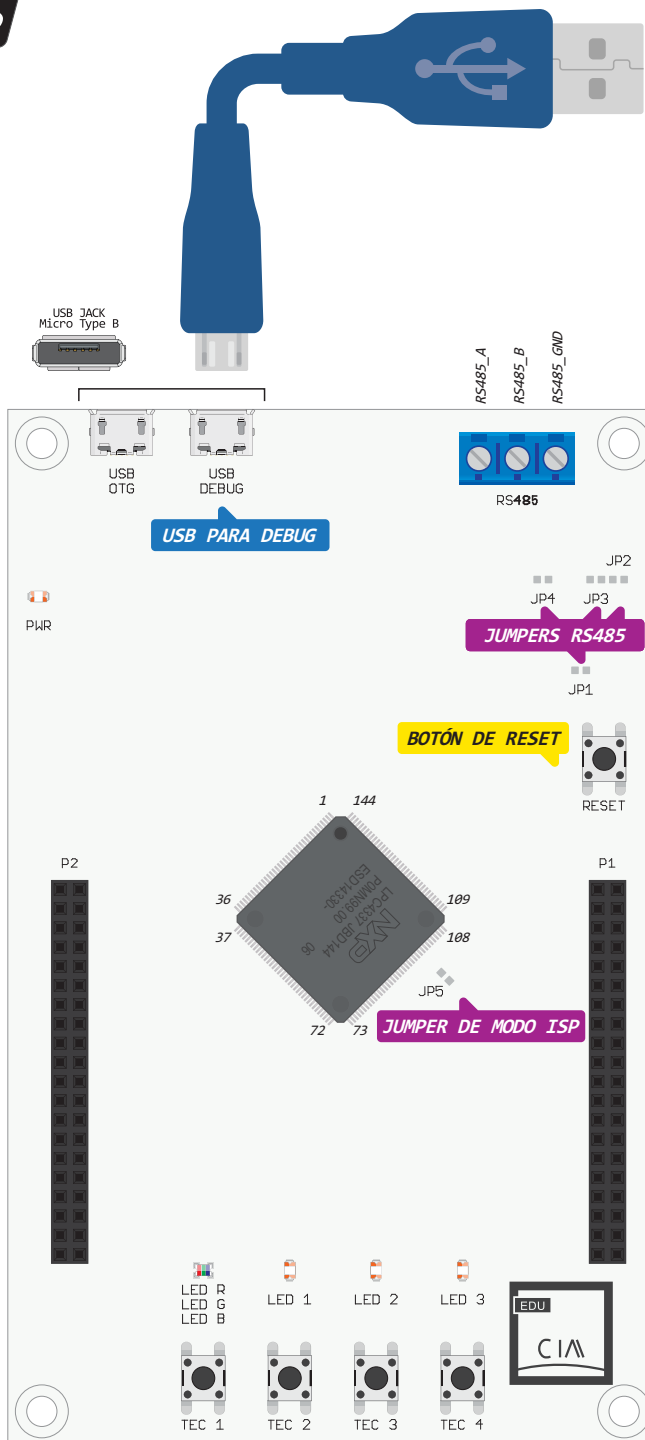


 Alimentación	 Control e ISP
 Tierra Digital	 Ethernet
 Pin E/S GPIO	 Pin Serie
 Tierra Analógica	 Pin LCD
 Pin Analógico	 Pin Teclado



P2

3V3	1	2	5V
GND	3	4	RXD1
GND	5	6	TX_EN
GND	7	8	MDC
RXD0	9	10	CRS_DV
GND	11	12	MDIO
GND	13	14	TXD0
REF_CLK	15	16	TXD1
GND	17	18	SPL_MISO
GND	19	20	SPL_SCK
SPL_MOSI	21	22	LCD4
LCD_EN	23	24	LCD_RS
GND	25	26	LCD3
GND	27	28	LCD2
GPIO0	29	30	LCD1
GPIO2	31	32	GPIO1
GPIO4	33	34	GPIO3
GPIO6	35	36	GPIO5
GND	37	38	GPIO7
GND	39	40	GPIO8

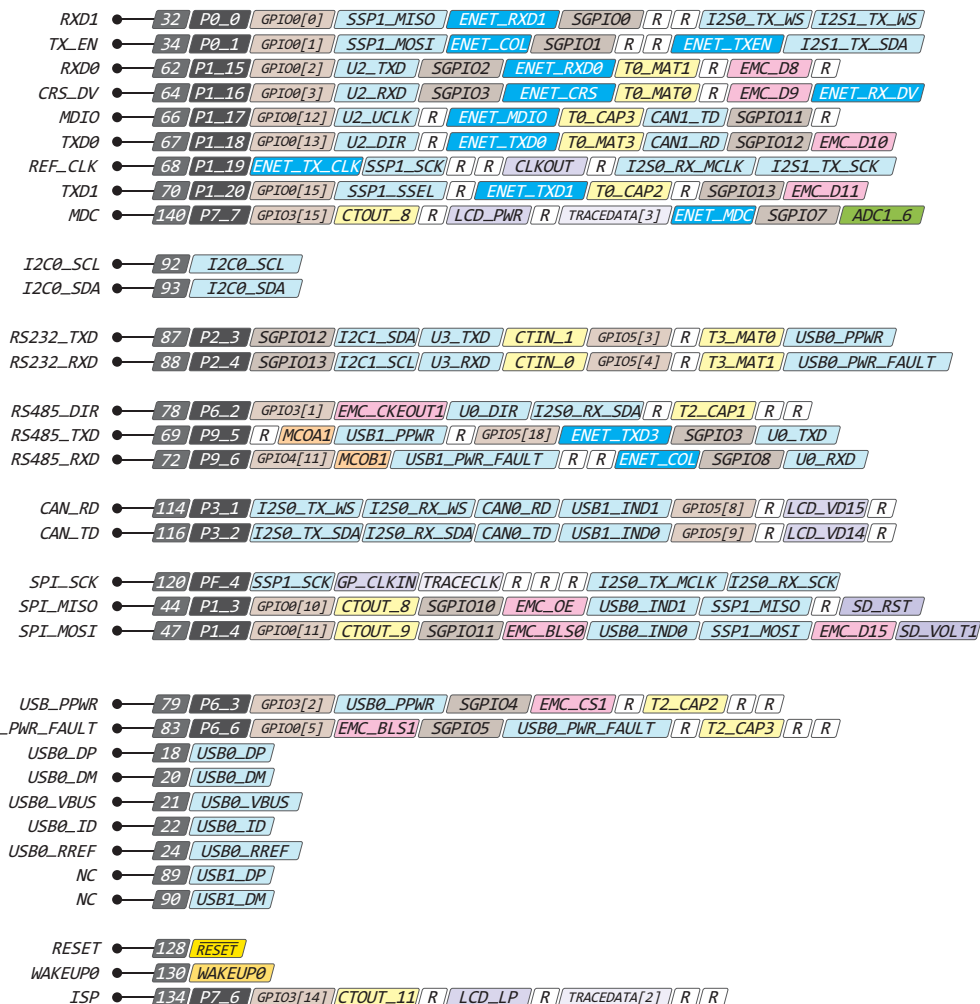
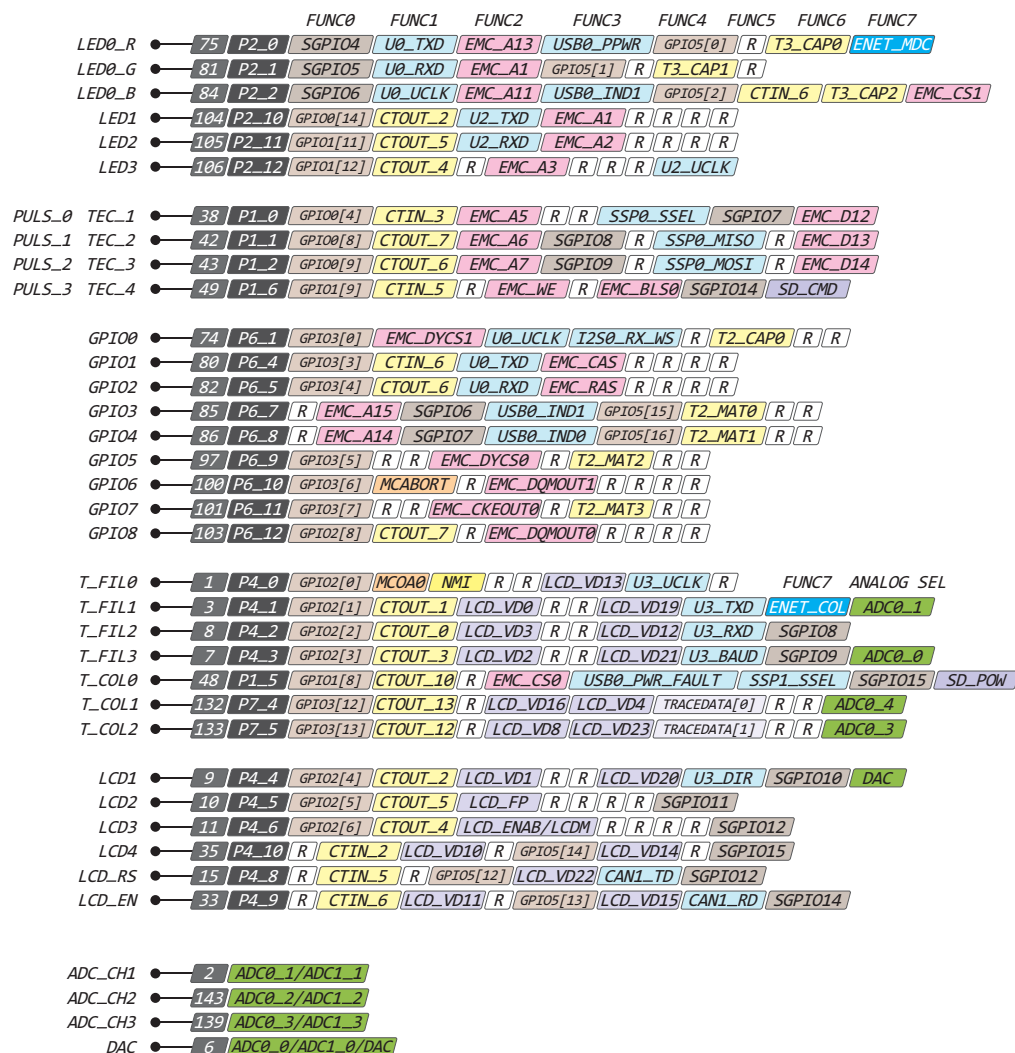
Tira de 40 pines hembra de 0.1"(2,54 mm) de espaciado

P1

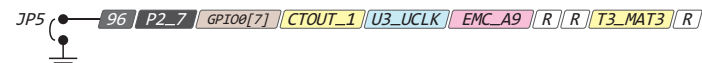
3V3	1	2	5V
RESET	3	4	GND
ISP	5	6	WAKEUP
GND A	7	8	GND A
CH3	9	10	GND A
CH2	11	12	GND A
CH1	13	14	GND A
DAC	15	16	GND A
VDDA	17	18	GND A
I2C_SDA	19	20	GND
I2C_SCL	21	22	GND
232_RX	23	24	GND
232_TX	25	26	GND
CAN_RD	27	28	GND
CAN_TD	29	30	GND
T_COL1	31	32	GND
T_FIL0	33	34	T_COL2
T_FIL3	35	36	T_FIL1
T_FIL2	37	38	GND
T_COL0	39	40	GND

Tira de 40 pines hembra de 0.1"(2,54 mm) de espaciado


















PINES UTILIZADOS DEL NXP LPC4337 JBD144



Para entrar a **modo ISP** o bootear de una fuente externa, este pin debe estar puesto a tierra al resetear el microcontrolador.



JP1 Jumpers de RS485
JP2 Cortocircuitar JP1, JP2 y JP4 en caso
JP3 que sea el último nodo de la red.
JP4

- | | | | | | |
|--|------------------------------------|---|---|---|---------------------------|
|  | Numero de Pin del Microcontrolador |  | Ethernet |  | Temporizador/Contador |
|  | Nombre de Pin del Microcontrolador |  | LCD |  | PLM para Control de Motor |
|  | E/S Digital GPIO |  | Trace Data |  | Memoria externa |
|  | E/S Digital SGPIO |  | WakeUp |  | Analógico ADC/DAC |
|  | SD |  | Reset |  | Función Reservada |
|  | Serie (USART, I2C, SPI o USB). |  | Entrada de interrupción externa a Interrupción No Enmascarable (NMI). | | |